### PATENT ABSTRACTS OF JAPAN

(11)Publication number:

06-275868

(43) Date of publication of application: 30.09.1994

(51)Int.CI.

H01L 33/00 H01S 3/18

(21)Application number: 05-085492

(71)Applicant: NICHIA CHEM IND LTD

(22)Date of filing:

19.03.1993

(72)Inventor: YAMADA MOTOKAZU

SENOO MASAYUKI NAKAMURA SHUJI

#### (54) FORMATION OF ELECTRODE OF GALLIUM NITRIDE-BASED COMPOUND **SEMICONDUCTOR**

(57)Abstract:

PURPOSE: To provide the formation method, of an electrode, wherein the n-type layer and the ptype layer of a p-n junction-type gallium nitride-based compound semiconductor as well as an ohmic contact are obtained in order to enhance the light-emitting output and the light-emitting efficiency of a light-emitting element which utilizes the gallium nitride-based compound semiconductor.

CONSTITUTION: An alloy which contains chromium and/or nickel or the metals are applied to an n-type gallium nitride-based compound semiconductor at an electron carrier concentration of 1× 1017/cm3 or higher or to a p-type gallium nitride-based compound semiconductor at an electron carrier concentration of 1×1015/cm3 or higher, and an annealing operation is then performed.

#### **LEGAL STATUS**

[Date of request for examination]

12.04.1996

[Date of sending the examiner's decision of

rejection

Kind of final disposal of application other than

the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

2803741

[Date of registration]

17.07.1998

[Number of appeal against examiner's decision of rejection

Date of requesting appeal against examiner's decision of rejection]

Date of extinction of right

Copyright (C): 1998,2003 Japan Patent Office

## (19)日本国特許庁 (JP) (12) 公開特許公報 (A)

(11)特許出顧公開番号

## 特開平6-275868

(43)公開日 平成6年(1994)9月30日

(51) Int.Cl.<sup>5</sup>

識別記号

庁内整理番号

FΙ

技術表示簡所

H01L 33/00

C 7376-4M

E 7376-4M

H01S 3/18

審査請求 未請求 請求項の数2 FD (全 4 頁)

(21)出願番号

特願平5-85492

(22)出願日

平成5年(1993)3月19日

(71)出願人 000226057

日亜化学工業株式会社

徳島県阿南市上中町岡491番地100

(72)発明者 山田 元量

徳島県阿南市上中町岡491番地100 日亜化

学工業株式会社内

(72)発明者 妹尾 雅之

徳島県阿南市上中町岡491番地100 日亜化

学工業株式会社内

(72)発明者 中村 修二

徳島県阿南市上中町岡491番地100 日亜化

学工業株式会社内

(54) 【発明の名称】 窒化ガリウム系化合物半導体の電極形成方法

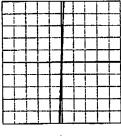
#### (57)【要約】

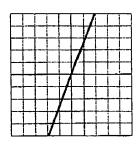
【目的】 p-n接合型の窒化ガリウム系化合物半導体 を利用した発光素子の発光出力、発光効率を向上させる ための窒化ガリウム系化合物半導体のn型層、およびp 型層とオーミック接触が得られる電極の形成方法を提供 する。

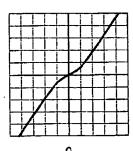
【構成】 電子キャリア濃度1×10<sup>17</sup>/cm<sup>3</sup>以上のn 型室化ガリウム系化合物半導体、または電子キャリア濃 度1×10<sup>15</sup>/cm³以上のp型窒化ガリウム系化合物半 導体に、クロムおよび/またはニッケルを含む合金、ま たは該金属を付着した後、アニーリングする。

X: 0, 5 V/div

y: 0, 2 m A / d i v







ם

1

# 【特許請求の範囲】

【請求項1】 電子キャリア濃度1×10<sup>17</sup>/cm<sup>3</sup>以上 のヵ型窒化ガリウム系化合物半導体、または正孔キャリ ア濃度1×1016/cm3以上のp型窒化ガリウム系化合 物半導体に、クロムおよび/またはニッケルを含む合 金、または該金属を付着した後、アニーリングすること を特徴とする窒化ガリウム系化合物半導体の電極形成方

【請求項2】 前記アニーリング温度は400℃以上で あることを特徴とする請求項1に記載の窒化ガリウム系 10 る。 化合物半導体の電極形成方法。 【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は一般式InrAlrGa <sup>1-1-1</sup>N(0≦X<1、0≦Y<1)で表される窒化ガリ ウム系化合物半導体の電極形成方法に係り、特にn型窒 化ガリウム系化合物半導体、およびp型窒化ガリウム系 化合物半導体とオーミック接触が得られる電極の形成方 法に関する。 [0002]

【従来の技術】GaN、GaA1N、InGaN、In A I G a N等の窒化ガリウム系化合物半導体は { I n<sub>r</sub> Al<sub>y</sub>Ga<sub>1-1-y</sub>N (0≤X<1、0≤Y<1)} は直接遷 移を有し、パンドギャップが1.95eV~6eVまで 変化するため、発光ダイオード、レーザダイオード等、 発光素子の材料として有望視されている。この材料はノ ンドープの状態、またはSi、Ge等のn型ドーパント をドープすることによりn型特性を示すことが知られて いる。一方、p型特性に関しては、最近になってp型ド ーパントをドープした窒化ガリウム系化合物半導体を p 型とする技術が開発されり型窒化ガリウム系化合物半導 体が実現できるようになってきた。 (例えば、特開平2 -257679号公報、特開平3-218325号公 朝)

【0003】前記したようにp型窒化ガリウム系化合物 半導体が実現可能となると、発光出力の高いp-n接合 型の発光素子が求められる。 p-n接合型の発光素子と した場合、n型窒化ガリウム系化合物半導体、およびp 型窒化ガリウム系化合物半導体に形成される電極が、そ れらの窒化ガリウム系化合物半導体とオーミック接触し ていることが必要不可欠である。しかしながら、窒化力 リウム系化合物半導体の物性は、未だよく解明されてお らず、オーミック接触が得ることのできる電極材料は未 だ知られていないのが実状である。 [0004]

【発明が解決しようとする課題】そのため、本発明はこ のような事情を鑑み成されたものであり、その目的とす るところは、p-π接合型の窒化ガリウム系化合物半導 体を利用した発光素子の発光出力、発光効率を向上させ るため、窒化ガリウム系化合物半導体のn型層、および 50

D型層とオーミック接触が得られる電極の形成方法を提 供することにある。 [0005]

【課題を解決するための手段】本発明の電極形成方法 は、電子キャリア濃度1×1011/cm3以上のn型窒化 ガリウム系化合物半導体、または正孔キャリア濃度1× 1 0 <sup>15</sup> / cm<sup>3</sup> 以上の p 型窒化ガリウム系化合物半導体 に、クロムおよび/またはニッケルを含む合金、または 該金属を付着した後、アニーリングすることを特徴とす

【0006】本発明の電極形成方法において、特に重要 なことは、電極を形成するn型窒化ガリウム系化合物半 導体の電子キャリア濃度は1×1017/cm3以上必要と することである。その濃度が1×10<sup>17</sup>/cm³より少な いと、ロ型層と良好なオーミック接触が得られない。ま た同じく、電極を形成するp型窒化ガリウム系化合物半 導体の正孔キャリア濃度は1×1015/cm3以上必要と する。1×10<sup>15</sup>/cm³よりも少ないと同じくp型層と 良好なオーミック接触が得られない。

【0007】次に、n型窒化ガリウム系化合物半導体、 およびp型窒化ガリウム系化合物半導体に付着する電極 材料は、クロムおよび/またはニッケルを含む合金、ま たはその金属にする必要がある。具体的な金属としては Cr、Ni それぞれ単独、合金としてはAu、Pt、Mo、Ti、In、Gaより選択された少なくとも一種の 金属と、Crとの合金、またはNiとの合金、あるいは Cr-Ni合金を使用することができ、特にCr、Ni 単独、またはCr-Ni合金、Cr-Au合金、Ni-Au合金が好ましい。合金のCr、Niの含有率は特に 限定しないが、Cr、Niが多いほど好ましい。

【0008】上記電極材料を窒化ガリウム系化合物半導 体に付着させるには、蒸着法を好ましく用いることがで き、予め合金化しておいた金属、金属単体を蒸着材料と して付着させることができる。

【0009】アニーリングは電極材料と窒化ガリウム系 化合物半導体とをなじませるために行い、好ましく40 0 ℃以上の温度で行うことにより、上記電極材料をオー ミック接触させることができる。またアニーリングは好 ましく窒素雰囲気中で行うことにより、窒化ガリウム系 化合物半導体中の窒素が分解して出て行くのを防ぐこと ができ、結晶性を保つことができる。アニーリング温度 の上限は特に限定しないが、通常1100℃以下で行う ことが好ましい。1100℃を超えると前記のように窒 化ガリウム系化合物半導体が分解しやすい傾向にあるか らである。また、p型窒化ガリウム系化合物半導体は、 幅20μm以下で電極材料を付着した後、400℃以上 でアニーリングを行うことにより、p型窒化ガリウム系 化合物半導体の抵抗率が下がり、より好ましいp型を得

[0010]

e Francisco

【作用】図1は、それぞれ電子キャリア濃度の異なるS iドープn型GaN層にCr-Ni合金よりなる電極を 付着して、500℃で15分間アニーリングした後、そ れぞれのCr-Ni電極間の電流電圧特性を測定して、 n型GaN層と電極とのオーミック接触を調べた結果を 比較して示す図である。Aは2×10<sup>19</sup>/cm<sup>3</sup>、Bは1  $\times 10^{18}$  /cm<sup>3</sup>, Ctd1×10<sup>17</sup>/cm<sup>3</sup>, Dtd6×10<sup>16</sup> /cm3の電子キャリア濃度を有するn型GaN層であ る。A~Dを比較してもわかるように、電子キャリア濃 度が高いn型GaN層では容易にオーミック接触が得ら 10 れ、オーミック接触が得られていることが確認された。 れ、1×10<sup>17</sup>/cm³ではまだオーミック接触が得られ ているが、6×10<sup>16</sup>/cm³では完全に電圧と電流とが 直線関係になく、オーミック接触していないことがわか

【0011】また、図2は、それぞれ正孔キャリア濃度 の異なるMgドープp型GaN層にCr-Ni合金より なる電極を付着して、同じく500℃で15分間アニー リングした後、それぞれのCr-Ni電極間の電流電圧 特性を測定して、p型GaN層と電極とのオーミック接  $^{17}/cm^3$ 、Fは1×10 $^{16}/cm^3$ 、Gは1×10 $^{15}/c$ m³、Hは5×1014/cm³の正孔キャリア濃度を有する p型GaN層である。この図も同様に正孔キャリア濃度 1×10<sup>15</sup>/cm³付近にオーミック接触の限界値があ り、それを下回るとオーミック接触を得ることが困難で あることを示している。

【0012】さらに図3は、正孔キャリア濃度4×10 16/cm3のMgドープp型GaN層にNi-Cr合金を 付着した後、温度を変えて15分間アニーリングした場 極との電流電圧特性の関係をそれぞれ比較して示す図で ある。 I はアニーリング前、 J は 2 0 0 ℃、 K は 3 0 0 ℃、Lは400℃のアニーリング温度を示している。 I ~Lはアニーリング温度とp型GaN層とのオーミック 接触を示す図であるが、アニーリング温度によりp型G aN層と電極との接触抵抗が減少し傾きが大きくなり、 また電圧に比例して電流値が増加しオーミック接触が得 られていることがわかる。従って、好ましいアニーリン グ温度は400℃以上である。

[0013]

【実施例】 [実施例1] MOCVD法を用い、サファイ ア基板の上にGaNよりなるパッファ層を約200オン グストロームと、その上にノンドープのGaN層を2μ mの膜厚で成長させ、そのGaN層の上にMgをドープ したG a 0.9A 1 0.1N層を 0. 2 μm成長させる。Mg ドープG a 0.9A 1 0.1N層成長後、基板をアニーリング 装置に入れ、窒素雰囲気中700℃で10分間アニーリ ングし、MgドープGa0.9A10.1N層をさらに低抵抗

化してp型とする。ホール測定の結果、このMgドープ p型G a 0.9A 1 0.1N層の正孔キャリア濃度は 1×10 17/cm³であった。

【0014】次に前記p型Ga0.9A10.1N層表面にN i-Au合金を蒸着した後、基板を同じくアニーリング 装置に入れ、窒素雰囲気中、500℃で10分間アニー リングを行う。アニーリング終了後、電極間の電流電圧 特性を測定して、p型G a 0.9A 1 0.1N層と電極とのオ ーミック接触を調べると、図2、Eと同一の直線が得ら

【0015】 [実施例2] 実施例1において、p型Ga 0.9A 10.1N層に蒸着する電極材料をCr-Au合金と する他は同様にして電極を形成し、電流電圧特性を測定 したところ、同じく、図2、Eと同一の直線が得られ、 オーミック接触が確認された。

【0016】 [実施例3] 実施例1のノンドープGaN 層の上に、Siをドープしたn型In0.1Ga0.9N層を 0. 2 μm成長させた後、その上にNiの合金を蒸着し て電極を付着する。なおこのSiドープIn0.1Ga0.9 後は実施例1と同様にアニーリングした後、電極間の電 流電圧特性を測定して、Siドープn型In0.1Ga0.9 N層と電極とのオーミック接触を調べたところ、図1、 Aと同一の直線が得られ、オーミック接触が確認され た。

【0017】 [実施例4] 実施例3において、Siドー プn型In0.1Ga0.9N層中のSiドープ量を変え、そ の電子キャリア濃度を1×10<sup>18</sup>/cm³とする他は同様 にしてNi電極を形成し、電流電圧特性を測定したとこ 合に、そのアニーリング温度によるp型GaN層と、電 30 ろ図1、Bと同一の直線が得られ、オーミック接触が確 認された。

[0018]

【発明の効果】以上説明したように本発明の方法による と、n型及びp型の窒化ガリウム系化合物半導体と電極 とのオーミック接触が得られるため、窒化ガリウム系化 合物半導体を積層してp-n接合の発光ダイオード、レ ーザーダイオード等の発光素子を作成する際、その発光 素子の順方向電圧を下げ、発光効率を向上させることが でき、産業上の利用価値は多大である。

【図面の簡単な説明】 40

> 【図1】 電子キャリア濃度が異なるn型GaN層と電 極との電流電圧特性の関係を比較して示す図。

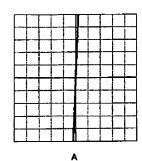
> 正孔キャリア濃度が異なるMgドープp型G aN層と電極との電流電圧特性の関係を比較して示す

> 【図3】 アニーリング温度によるp型GaN層と電板 との電流電圧特性の関係を比較して示す図。

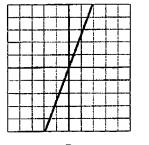
【図1】

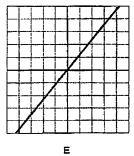
【図2】

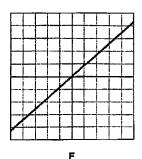
X: 0. 5 V/div Y: 0. 2 m A/div

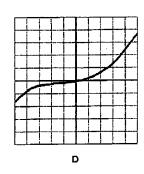


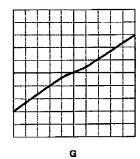
X: 0.5 V/div Y: 0.2 m A/div

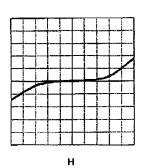












【図3】

X: 2, 0 V/div y: 0, 02mA/div

